|  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| ATELYE: DİJİTAL ELEKTRONİK | | PARALEL TOPLAYICI/ÇIKARICI | | | | | | | İŞ YAPRAĞI NO: 2 | |
| **DENEYİN AMACI :** 7 parçalı  **TEORİK BİLGİLER :** 74LS47 Entegresi, 4 bitlik bilgi girişine uygulanan ikili sayıya karşılık gelen rakamın yedi parçalı  **DENEY BAĞLANTI ŞEMASI:**    **MALZEME LİSTESİ:**   |  |  |  | | --- | --- | --- | | Bread board | Devre bağlantısında gösterilen elemanlar: | | | 5 V DC Güç kaynağı | Direnç 330 Ω | 9 | | Avometre | Kırmızı Led | 3 | | Yeteri kadar iletken | 8’li anahtar grubu  (DIP Switch) | 1 | | kargaburun, yankeski | DM7485N Entegre Devresi | 1 |     **DENEYİN YAPILIŞI :**  1- Devreyi breadboard üzerine kurunuz  2- Devreye enerji veriniz.  3- A,B,C ve D anahtarlırını gözlem tablosundaki sırayla, gerekli konumlara alarak göstergede görülen karakterleri şablon üzerinde belirtiniz.  **GÖZLEM TABLOSU** :  **SORULAR :**  1- 10 – 15 arası bilgi girişlerinde görülen değerlerin heksadesimal olması için ne yapmalıyız?  2- Ortak katot gösterge için 7447 entegresi sürücü olarak kullanılabilir mi?  3- LT bacağının görevini yazınız ve hangi lojik seviyede aktif olduğunu belirtiniz.  4- RBI bacağının görevini yazınız ve hangi lojik seviyede aktif olduğunu belirtiniz.  5- BI/RBO bacağının görevini yazınız ve hangi lojik seviyede aktif olduğunu belirtiniz.  **CEVAPLAR :** | | | | | | | | | | |
| İŞİN ADI: Paralel Toplayıcı/Çıkarıcı | | | | | | | | | | |
| ÖĞRENCİNİN:  Adı :  Soyadı:  Sınıfı :  No : | İşe Başlama:  Tarih:…/…/200..  Saati:… Süre:…..  İşi Bitirme:  Tarih:…/…/200..  Saati:… Süre:….. | | DEĞERLENDİRME | | | | | | | Atelye Öğretmeni |
| Teknoloji | İş Alışkanlığı | Süre | Devre Doğruluğu | Montaj Estetiği | Rakamla  Yazıyla | |  |
| 30 | 20 | 15 | 20 | 15 |  | |
|  |  |  |  |  |  | |